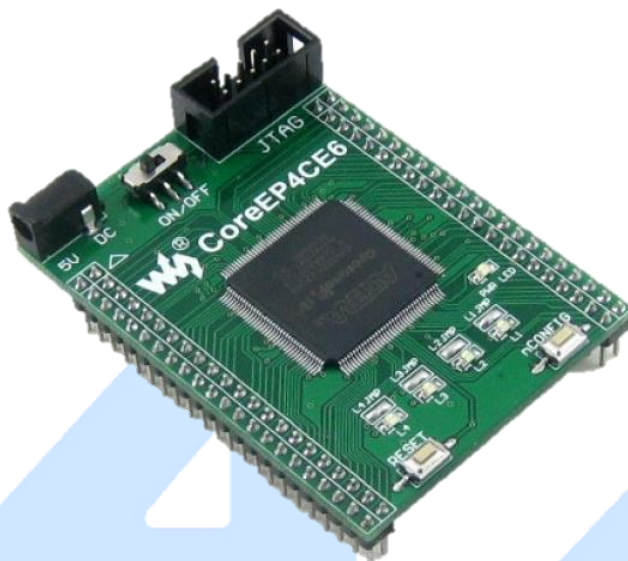


SKU6483

TARJETA DE DESARROLLO ALTERA CYCLONE IV CON EP4CE6E22C8N, INTERFAZ JTAG



Descripción:

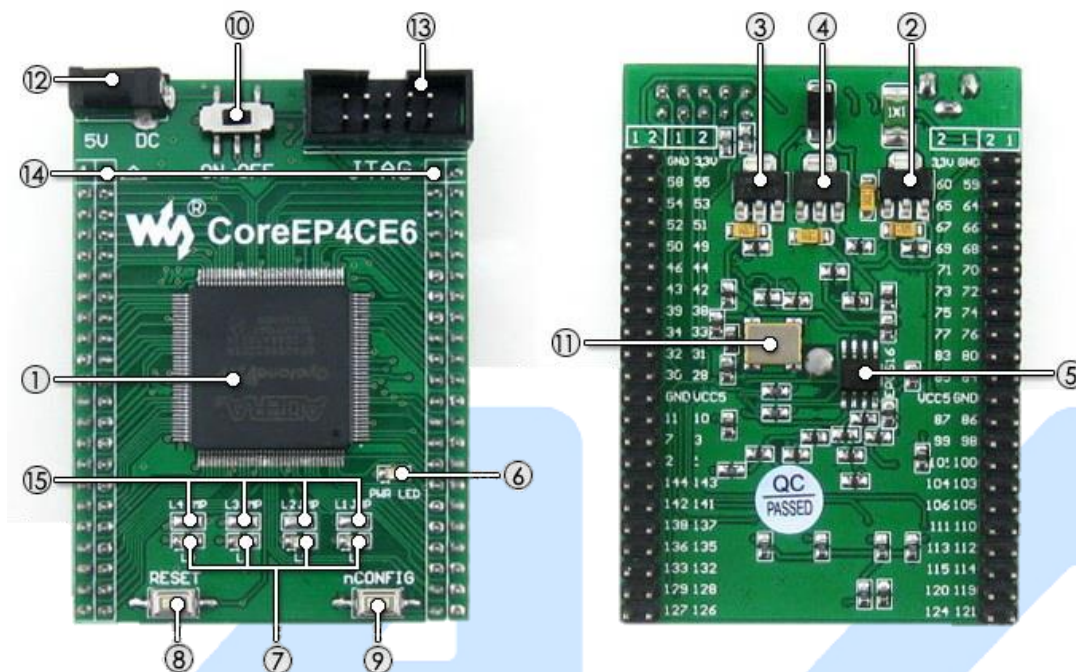
CoreEP4CE6 es una placa base FPGA que cuenta con un dispositivo EP4CE6E22C8N integrado, admite una mayor expansión.

Características:

- Dispositivo de configuración serial integrado EPCS16SI8N
- circuito básico FPGA integrado, como circuito de reloj
- botón nCONFIG integrado, botón RESET, 4 x LED
- todos los puertos de E / S son accesibles en los Pin-Header
- interfaz de programación / depuración JTAG integrada
- Diseño de paso de header de 2.54 mm, adecuado para enchufar su sistema de aplicación

 AG Electrónica S.A.P.I. de C.V. República del Salvador N° 20 Segundo Piso Teléfono: 55 5130 - 7210			
ACOTACIÓN: N/A	http://www.agelectronica.com	ESCALA: N/A	REALIZO: SAA
			REV: JFRR
TOLERANCIA: N/A	TARJETA DE DESARROLLO ALTERA CYCLONE IV CON EP4CE6E22C8N, INTERFAZ JTAG		
TOLERANCIA: N/A	Fecha: 15/04/2021	No. Parte: SKU6483	

Partes en la tarjeta



1. **EP4CE6E22C8N**: el dispositivo FPGA ALTERA Cyclone IV que cuenta con:
 - a. **Frecuencia de funcionamiento**: 50 MHz
 - b. **Voltaje de funcionamiento**: 1.15 V ~ 3.465 V
 - c. **Encapsulado**: QFP144
 - d. **E / S**: 80
 - e. **LE**: 6K
 - f. **RAM**: 270 kb
 - g. **PLL**: 2
 - h. **Depuración / Programación**: compatible con JTAG
2. **AMS1117-3.3**, regulador de voltaje de 3.3V
3. **AMS1117-2.5**, regulador de voltaje de 2.5V
4. **AMS1117-1.2**, regulador de voltaje de 1.2V
5. **EPCS16**, memoria FLASH serial incorporada, para almacenar código
6. **Indicador de encendido**
7. **LED**
8. **Botón de reinicio**
9. **Botón nCONFIG**: para reconfigurar el chip FPGA, el equivalente al reinicio de energía
10. **Interruptor de alimentación**
11. **Oscilador de cristal activo 50M**
12. **Toma de 5 V CC**
13. **Interfaz JTAG**: para depuración / programación
14. **Expansor de pines FPGA**, VCC, GND y todos los puertos de E / S son accesibles en conectores de expansión para una mayor expansión
15. **Jumper de los LEDs**