

TARJETA DE DESARROLLO ALTERA CYCLONE IV

CON EP4CE10F17C8N, INTERFAZ JTAG

SKU6973



Productos
evaluados por
ingenieros
calificados



Garantía y
seguridad en
cada producto



Experiencia de
compra en la
calidad como
sello distintivo

Descripción

CoreEP4CE10 es una placa base FPGA que cuenta con un dispositivo EP4CE10F17C8N a bordo, admite una mayor expansión.

Características

- Dispositivo de configuración serial integrado EPES16SI8N
- Circuito básico FPGA integrado, como circuito de reloj
- Botón nCONFIG integrado, botón RESET
- Todos los puertos de E / S son accesibles en los pines de los headers
- Interfaz de programación / depuración JTAG integrada
- Diseño de paso de header de 2 mm

AG Electrónica SAPI de CV
República de El Salvador 20 Piso 2,
Centro Histórico, Centro, 06000
Ciudad de México, CDMX
Teléfono: 55 5130 7210

Realizó Valeria Zarate

Revisó Ing. Jessica López Morales

Fecha 4/6/2025

